

图书基本信息

书名：<<Tanner Pro集成电路设计与布局实战指导>>

13位ISBN编号：9787030131072

10位ISBN编号：703013107X

出版时间：2004-5-1

出版时间：科学出版社

作者：陆瑞强,廖裕评

页数：224

字数：332000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是全面讲述用Tanner Pro进行集成电路设计、电路模拟以及电路布局的书籍。

全书共分17章，第1章为基础部分，主要介绍Tanner Pro软件的基本功能，让读者了解Tanner Pro的工作环境及软件功能；第2-9章指导读者使用S-Edit设计电路并利用T-Spice检验电路；第10-16章讲述用L-Edit进行电路布局以及利用LVS进行对比电路的操作；第17章以一个项目的方式进行级比值的设计规划。

本书适合电子类专业的学生使用，也可作为相关从业人员的参考书。

书籍目录

第1章 简介 1.1 S - Edit范例 1.2 T - Spice范例 1.3 L - Edit范例 1.4 LVS范例第2章 使用S - Edit设计基本组件符号 2.1 使用S - Edit建立NMOS符号 2.2 使用S - Edit编辑全域符号Vdd 2.3 说明 2.4 随堂练习第3章 使用S - Edit设计简单逻辑电路 3.1 使用S - Edit编辑反相器 3.2 使用S - Edit编辑与非门 3.3 说明 3.4 随堂练习第4章 反相器瞬时分析 4.1 反相器瞬时分析 4.2 说明 4.3 随堂练习第5章 反相器直流分析 5.1 反相器直流分析的详细步骤 5.2 说明 5.3 随堂练习第6章 与非门直流分析 6.1 与非门直流分析的详细步骤 6.2 说明 6.3 随堂练习第7章 使用S - Edit设计全加器电路 7.1 使用S - Edit编辑全加器的详细步骤 7.2 说明 7.3 随堂练习第8章 全加器瞬时分析 8.1 全加器瞬时分析的详细步骤 8.2 说明 8.3 随堂练习第9章 四位加法器电路设计与模拟 9.1 使用S - Edit编辑四位连波进位加法器的详细步骤 9.2 说明 9.3 随堂练习第10章 使用L - Edit画布局图 10.1 使用L - Edit画布局图的详细步骤 10.2 说明 10.3 随堂练习第11章 使用L—Edit画PMOS布局图 11.1 使用L - Edit画PMOS布局图的详细步骤 11.2 说明 11.3 随堂练习第12章 使用L - Edit画反相器布局图 12.1 使用L - Edit画反相器布局图的详细步骤 12.2 说明 12.3 随堂练习第13章 使用LVS对比反相器 13.1 使用LVS对比反相器的详细步骤 13.2 随堂练习第14章 使用L - Edit编辑标准逻辑组件 14.1 使用L - Edit编辑标准逻辑组件的详细步骤 14.2 说明 14.3 随堂练习第15章 四位加法器标准组件自动配置与绕线 15.1 使用S - Edit编辑四位加法器的详细步骤 15.2 L - Edit标准组件自动绕线的详细步骤 15.3 说明 15.4 随堂练习第16章 全加器的区块配置与绕线 16.1 使用S - Edit编辑全加器的详细步骤 16.2 L - Edit全加器区块配置与绕线的详细步骤 16.3 随堂练习第17章 级比值项目分析 17.1 级比值分析的详细步骤 17.2 说明 17.3 随堂练习

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>