

<<数字逻辑系统与设计>>

图书基本信息

书名：<<数字逻辑系统与设计>>

13位ISBN编号：9787030152053

10位ISBN编号：7030152050

出版时间：2005-9

出版时间：科学出版社

作者：徐维

页数：191

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑系统与设计与>>

内容概要

本书是根据目前国内广泛使用的《数字电子技术基础》教材编写的教学辅导资料。

本书是每章由四部分组成，即本章要点、典型例题解析、自测题及自测题解答。

其中，本章要点是一线教师根据多年教学经验提炼出来的，而典型例题解析和自测题则都精选自现有的教材及辅导丛书。

主要内容包括：逻辑代数基础、逻辑门电路、组合逻辑电路、触发器、时序逻辑电路、脉冲信号的产生和整形电路、半导体存储器、可编程逻辑器件、DA/A/D转换。

本书每章试题都紧扣课程教学大纲、由易到难、循序渐近，是电子、信息、自动控制、机电、计算机等在校大学生及自学生考生必备的教学辅导资料。

<<数字逻辑系统与设计与>>

书籍目录

第1章 逻辑代数基础 本章要点 1 数制与码制 2 逻辑函数的化简 典型例题解析 自测题 自测题第2章 逻辑门电路 本章要点 1 TTL集成逻辑门 2 集电极开路门OC门、三态门的使用特点 3 CMOS与非门、或非门及NMOS与非门、或非门 典型例题解析 自测题 自测题答案第3章 组合逻辑电路 本章要点 1 组合逻辑电路及特点 2 组合逻辑电路的分析方法 3 组合逻辑电路的设计方法 4 编码器 5 译码器 6 数据选择器 7 数据分配器 8 加法器 9 数值比较器 10 组合逻辑电路中的竞争和冒险 典型例题解析 自测题 自测题答案第4章 触发器 本章要点 1 触发器的性质 2 触发器的种类 3 触发器的电路结构、功能及功能的描述方式 典型例题解析 自测题 自测题答案第5章 时序逻辑电路 本章要点 1 时序逻辑电路的特点及类型 2 同步时序逻辑电路的描述方法 3 同步时序电路的分析 4 中规模时序逻辑部件 5 同步时序逻辑电路的设计 典型例题解析 自测题 自测题答案第6章 脉冲信号的产生和整形电路 本章要点 1 集成555定时器简介 2 555定时器的应用 3 占空比可调的多谐振荡器电路 典型例题解析 自测题 自测题答案第7章 半导体存储器 本章要点 1 只读存储器 2 随机存取存储器 典型例题解析 自测题 自测题答案第8章 可编程逻辑器件 本章要点 1 可编程逻辑器件的表示方法 2 可编程逻辑阵列 第9章 D/A和A/D转换

<<数字逻辑系统与设计>>

编辑推荐

《数字逻辑系统与设计:学习指导及习题及解析》由科学出版社出版。

<<数字逻辑系统与设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>