

<<数字逻辑电路>>

图书基本信息

书名：<<数字逻辑电路>>

13位ISBN编号：9787040074697

10位ISBN编号：7040074699

出版时间：1999-1

出版时间：高等教育出版社

作者：王楚

页数：416

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字逻辑电路>>

内容概要

本书是教育部“高等教育面向21世纪教学内容和课程体系改革计划”的研究成果，是面向21世纪课程教材，同时也是教育部信息与电子科学学科“九五”规划国家级重点教材。

它是北京大学教授依据多年的教学和科研经验，并参考国内、外优秀教材编写而成。

本书分为两部分，前六章介绍组合逻辑电路设计、反馈电路设计和同步时序逻辑电路设计；后三章扼要地介绍CPU的组成、接口电路和含CPU的器件。

本书特点一是把数字逻辑电路、微机原理和接口技术等内容相结合，建立了新的结构体系；二是在选材和对命题的论述方面，有其独到之处；在行文叙事方面，善于启发读者思维，而且配有大量独具匠心的思考题和习题，有利于培养学生的创新能力。

本书可作为高等学校信息与电子科学专业的教科书，也可供其它专业选用和社会读者阅读。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>