

<<可编程逻辑器件和EDA设计技术>>

图书基本信息

书名：<<可编程逻辑器件和EDA设计技术>>

13位ISBN编号：9787111173144

10位ISBN编号：7111173147

出版时间：2006-1

出版时间：机械工业出版社

作者：姜雪松 张海风

页数：367

字数：587000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<可编程逻辑器件和EDA设计技术>>

内容概要

目前,可编程逻辑器件和EDA设计技术的结合使得电子系统设计变得更加简单方便、灵活快速,因此掌握可编程逻辑器件和EDA设计技术已成为通信与电子类技术人员的一项重要设计手段和技能。

本书从实际应用的角度出发,全面系统地介绍了可编程逻辑器件和EDA设计技术。

本书第1部分主要介绍了可编程逻辑器件和EDA设计技术的基本知识,然后讨论了可编程逻辑器件的基本原理和Xilinx公司的主流CPLD和FPGA器件。

第2部分主要介绍了EDA设计技术中的VHDL设计方法,然后重点讨论了两种流行的DEA开发工具; Altera公司的MAX+Plus 和Xilinx公司的ISE。

第3部分通过大型的应用实例来讨论可编程逻辑器件和EDA设计技术的结合应用。

本书内容丰富、技术新颖、实用性强,可以使读者快速、全面地掌握可编程逻辑器件和EDA设计技术。

本书既可以作为高等院校电子通信类高年级本科生、研究生的教材或教学参考书,同时也可以作为从事电子系统设计的工程师和科研人员的技术参考书。

<<可编程逻辑器件和EDA设计技术>>

书籍目录

丛书序前言第1章 可编程逻辑器件和EDA设计技术 1.1 可编程逻辑器件 1.2 EDA设计技术第2章 可编程逻辑器件的基本原理 2.1 可编程逻辑器件的基本结构 2.2 简单的可编程逻辑器件 2.3 可编程逻辑器件：EPLD和CPLD 2.4 现场可编程门阵列第3章 Xilinx公司可编程逻辑器件的结构原理 3.1 XC9500系列CPLD的结构原理 3.2 CoolRunner XPLA3系列CPLD的结构原理 3.3 CoolRunner- 系列CPLD的结构原理 3.4 CoolRunner- 和Spartan- E系列FPGA的结构原理 3.5 Virtex- 系列FPGA的结构原理第4章 VHDL设计方法 4.1 VHDL概述 4.2 VHDL程序的结构 4.3 VHDL程序的元素 4.4 VHDL程序的描述语句第5章 EDA开发工具——MAX+Plus 5.1 MAX+plusa 开发工具简介 5.2 MAX+plusa 的设计输入 5.3 MAX+plusa 的设计编译 5.4 MAX+plusa 的设计校验 5.5 MAX+plusa 的器件编程 第6章 EDA开发工具——ISE 6.1 设计开始 6.2 VHDL的设计输入 6.3 添加时序约束 6.4 仿真行为模型 6.5 使用ModelSim进行行为仿真 6.6 原理图方式的设计输入 6.7 设计输入第7章 CPLD/FPGA的边界扫描与下载方式 7.1 概述 7.2 边界扫描测试 7.3 Xilinx器件的下载第8章 I2C总线的设计 8.1 I2C总线的结构 8.2 I2C总线的具体实现 8.3 程序说明第9章 DDR SDRAM接口控制器 9.1 概述 9.2 设计要点 9.3 顶层程序模块 9.4 时钟模块 9.5 控制模块说明 9.6 数据通道模块 9.7 DQS选通模块 9.8 测试平台参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>