

<<基于EDK的FPGA嵌入式系统开发>>

图书基本信息

书名：<<基于EDK的FPGA嵌入式系统开发>>

13位ISBN编号：9787111229148

10位ISBN编号：7111229142

出版时间：2008-1

出版时间：机械工业

作者：杨强浩

页数：331

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<基于EDK的FPGA嵌入式系统开发>>

内容概要

《基于EDK的FPGA嵌入式系统开发》介绍了Xilinx公司的嵌入式集成开发平台EDK工具组的使用方法，FPGA内嵌CPU核——软核Microblaze和硬核PowerPC405，以及使用这些CPU核与Xilinx提供的多种外设IP核进行嵌入式设计的流程与方法。

<<基于EDK的FPGA嵌入式系统开发>>

书籍目录

前言第1章绪论1.1嵌入式系统发展趋势1.2基于XILINXFPGA设计嵌入式产品的优势1.3如何阅读本书第2章Xilinx公司新型FPGA结构2.1Spartan-3系列FPGA2.1.1Spartan-3型FPGA2.1.2Spartan-3E型FPGA2.1.3Spartan-3L型FPGA2.1.4Spartan-3A型FPGA2.2Virtex-4型FPGA结构2.2.1CLB结构2.2.2DCM结构2.2.3PMCD结构2.2.4局部时钟网络2.2.5IO特性2.3Virtex-5型FPGA结构2.3.1CLB逻辑架构2.3.2时钟资源2.3.3其他资源优势第3章Microblaze处理器结构3.1Microblaze逻辑结构3.2Microblaze总线结构3.2.1Microblaze的OPB总线3.2.2Microblaze的LMB总线3.2.3Microblaze的FSL总线3.3Microblaze的寄存器结构3.3.1通用寄存器组3.3.2特殊功能寄存器组.....

<<基于EDK的FPGA嵌入式系统开发>>

编辑推荐

本书介绍Xilinx公司的嵌入式集成开发平台EDK工具组的使用方法，FPGA内嵌CPU核——软核Microblaze和硬核PowerPC405，以及使用这些CPU核与Xilinx提供的多种外设IP核进行嵌入式设计的流程与方法。

引导读者熟悉EDK开发环境，以较小代价快速进入片上系统开发的广阔天地。

本书以Xilinx公司的技术资料为基础，深入浅出地阐述了EDK工具组中各组成工具的使用方法，彼此间的分工与联系，EDK工具组与ISE工具组的协同开发技巧，以及必要的第三方工具配合方法，为读者展现了一个完整的基于EDK的FPGA嵌入式开发流程。

既可作为学习Xilinx嵌入式开发的入门指导书，也可作为设计参考手册。

本书附带一张光盘，包含了作者为本书编写的若干实验程序，内容由浅入深，从基础结构设计到嵌入式Linux移植等多个方面。

每个程序都包括完整的源码、所有中间生成文件以及硬件烧录文件，均已经过作者的验证，可直接运行。

本书可供电子工程、通信、计算机、自动控制等专业内从事硬件设计、系统开发、嵌入式设计的工程技术人员和教师阅读参考，也可作为相关专业高年级本科生和研究生的教材。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>