

<<基于ARM的嵌入式系统开发与应用>>

图书基本信息

书名：<<基于ARM的嵌入式系统开发与应用>>

13位ISBN编号：9787115107527

10位ISBN编号：7115107521

出版时间：2004-1

出版时间：人民邮电出版社

作者：吴明晖

页数：356

字数：557000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<基于ARM的嵌入式系统开发与应用>>

内容概要

本书全面、深入地介绍了基于ARM SoC的嵌入式系统开发技术，包括ARM系统结构与汇编程序设计、基于ARM的嵌入式系统启动代码bootloader设计、实时嵌入式操作系统及其移植方法、嵌入式系统中TCP/IP协议栈的开发、基于ARM SoC的音频应用开发、图形用户界面设计、嵌入式文件系统的移植方法等，并且给出了相应的设计实例。

本书在全面介绍嵌入式系统基本原理的基础上，以目前较为流行的ATMEL、三星等公司的ARM芯片为例，结合 μ C/OS-II与Linux介绍了底层驱动程序与应用软件的设计方法。

本书取材新颖、内容丰富、实用性强，涵盖了嵌入式系统开发的基本领域，适合从事嵌入式开发的技术人员阅读，也可作为高等院校相关专业高年级学生和研究生学习基于ARM的嵌入式系统开发的参考书。

书籍目录

第1章 ARM体系结构	1.1 ARM处理器概述	1.1.1 ARM产品背景	1.1.2 ARM处理器系列介绍
1.1.3 ARM处理器体系结构扩展	1.2 ARM体系结构概述	1.2.1 ARM体系结构版本	1.2.2 数据类型
1.2.3 处理器模式	1.2.4 寄存器	1.2.5 通用寄存器	1.2.6 程序状态寄存器
1.2.7 异常	1.2.8 ARM过程调用标准(APCS)简介	1.3 ARM指令集	1.3.1 条件执行
1.3.2 ARM指令集列表	1.3.3 32位代码基本规则	1.3.4 ARM指令应用举例	1.4 Thumb指令集
1.5 IEEE浮点指令集简介	1.6 ARM指令时序	1.7 32位ARM处理器调试技术	1.7.1 边界扫描技术(JTAG)
1.7.2 ARM芯片的实时调试方案(E-TRACE)	1.7.3 Nexus标准	第2章 汇编语言程序设计	2.1 汇编语言程序结构
2.1.1 基于GCC编译器的汇编语言程序框架	2.1.2 基于CodeWarrior的汇编程序框架	2.2 符号数据定义与数据结构	2.2.1 符号命名规则
2.2.2 数值常量的使用与EQU指令	2.3 变量	2.3.1 数值变量和数值表达式	2.3.2 逻辑变量和逻辑表达式
2.3.3 字符串变量和字符串表达式	2.3.4 变量内存空间分配	2.3.5 变量初始化	2.4 数据区分配和管理
2.4.1 使用SPACE分配内存区域	2.4.2 使用DCB分配一个或多个字节的内存区域	2.4.3 使用ALIGN对齐内存数据	2.4.4 分配一个或多个字的内存区域
2.5 数据结构的描述	2.5.1 使用MAP和FIELD描述数据结构	2.5.2 相对地址	2.5.3 综合实例
2.6 分支与转移汇编程序设计	2.6.1 简单分支结构	2.6.2 复杂的分支结构	2.7 使用跳转表解决分支转移
2.7.1 程序实例	2.7.2 什么是跳转表	2.7.3 如何使用跳转表	2.8 使用跳转实现循环
2.8.1 通过条件跳转实现do...while循环	2.8.2 通过条件跳转实现while循环	2.8.3 多重循环程序设计	2.9 模块化程序设计
2.9.1 简单函数调用例子	2.9.2 寄存器保护	2.9.3 参数传递	2.9.4 函数跳转表
2.9.5 使用宏定义实现函数功能	2.9.6 和函数相关的伪指令	2.10 高级语言和汇编语言的混合编程	2.10.1 嵌入式汇编语句
2.10.2 高级语言和汇编语言函数间的相互调用	2.11 其他常见的伪指令	第3章 ARM系统启动代码分析和开发	第4章 实时操作系统在ARM上的移植
第5章 基于ARM的网络协议栈实现	第6章 外部总线与音频系统设计	第7章 闪存芯片与嵌入式文件系统	第8章 嵌入式图形用户界面基础
第9章 基于Nano-X的嵌入式GUI设计			

媒体关注与评论

书评ARM公司的32位微控制器IP核因其卓越的性能和良好的扩充性为广大设计者所喜爱。目前，大多数半导体公司都推出了自己的ARM SoC芯片，使用ARM芯片构造32位的嵌入式系统成为嵌入式系统中的一个重要分支。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>