

图书基本信息

书名：<<多值逻辑电路与神经网络和模糊计算机>>

13位ISBN编号：9787118027525

10位ISBN编号：7118027529

出版时间：2002-3

出版时间：国防工业出版社

作者：陈书开

页数：258

字数：316000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

本书是一部关于多值逻辑电路与神经网络和模糊计算机技术方面的专著。

全书分两篇进行论述：第1篇内容包括多值逻辑代数、三值门电路、四值门电路、八值门电路、多值组合逻辑电路、任意值解法器、任意值时序逻辑电路及四值计算机等；第2篇内容包括模糊逻辑的集合论基础、基本模糊逻辑电路、神经网络与模糊计算机的设计思想。

本书介绍的各种多值逻辑电路、模糊逻辑电路、多值计算机结构体系和模糊计算机结构体系均是作者的创新结晶。

本书内容新颖，系统实用，理论密切结合实际，具有较高的学术水平和较大的参考价值。

本书可供计算机科学与技术、自动化控制、电子信息工程技术及通信工程等专业的本科生和研究生使用，亦可供从事多值逻辑技术与模糊逻辑技术研究工作的科技人员阅读。

书籍目录

第1篇 多值逻辑电路与四值计算机 第1章 绪论 1.1 多值逻辑及多值逻辑电路发展简介 1.2 多值逻辑电路概述 1.3 多值逻辑电路的应用 参考文献 第2章 多值逻辑代数系统 2.1 多值代数系统 2.2 多值逻辑变量与逻辑函数 2.3 多值逻辑运算与逻辑函数的描述 2.4 多值逻辑代数的运算法则 2.5 多值逻辑函数的化简 参考文献 第3章 三值TTL门电路的研究与实现 3.1 多值逻辑约定 3.2 TTL三值非门电路的设计 3.3 TTL三值取小非门电路 3.4 TTL三值取大非门电路 3.5 TTL四态门电路 3.6 TTL四态门电路 3.7 TTL三值T门电路 第4章 四值TTL门电路的研究与实现 4.1 四值非门电路 4.2 四值取小非门 4.3 四值取大非门 4.4 五态门电路 4.5 TTL四值阈值电路 4.6 四值T门电路 4.7 四值与门电路的设计 4.8 四值或门电路的设计 4.9 四值TTL正循环门电路 第5章 八值TTL门电路的研究与实现 5.1 八值逻辑基本运算与逻辑定义 5.2 八值与门电路的设计 5.3 八值或门电路的设计 5.4 八值与非门电路的设计 5.5 九态门电路的设计 5.6 八值TTL正循环门电路 5.7 八值TTL阈值电路 第6章 多值组合逻辑电路设计 6.1 多值组合逻辑电路和分析与设计 6.2 三值组合逻辑电路的设计 6.3 四值组合逻辑电路的设计 参考文献 第7章 任意值触发器的研究与设计 7.1 任意值触发器的研究概述 7.2 四值基本RS触发器 7.3 同步四值触发器 7.4 主从结构四值触发器 7.5 不同类型四值触发器之间的转换 第8章 任意值时序逻辑电路的研究与设计 8.1 四值时序逻辑电路的特点及设计步骤 8.2 四值基本寄存器的设计 8.3 单向四值移位寄存器的设计 8.4 双向四值移位寄存器 8.5 异步四进制计数器的设计 8.6 同步四进制计数器的设计 8.7 四进制可逆计数器的设计 第9章 四值计算机 9.1 多值数字系统的设计方法 9.2 四值计算机系统的结构设计 第2篇 模糊逻辑与神经网络和模糊计算机 第10章 模糊逻辑概论 10.1 模糊逻辑的创立及发展 10.2 模糊现象、模糊概念与模糊逻辑 10.3 模糊逻辑技术的应用 10.4 模糊逻辑与计算机 10.5 模糊逻辑与人工智能 第11章 模糊逻辑的集合论基础 11.1 普通集合与模糊集合 11.2 模糊集合的运算及其性质 11.3 模糊集合与普通集合的转化 11.4 隶属函数的确定原则及方法 11.5 模糊关系 11.6 模糊逻辑与模糊推理 11.7 精确量的模糊化方法 11.8 模糊量的清晰化方法 参考文献 第12章 模糊逻辑电路的设计 12.1 模糊逻辑门电路的设计 12.2 模糊触发器电路的设计 12.3 模糊数据寄存器 第13章 人工神经网络的硬件实现 13.1 人工神经元 13.2 模糊电子神经元的结构与功能 13.3 数字电子神经元的结构 13.4 多值数字神经元电路 13.5 人工神经网络芯片结构举例 第14章 多值模糊计算机 14.1 模糊芯片 14.2 多值模糊计算机 参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>