<<Cadence高速电路板设计与仿真>>

图书基本信息

书名: <<Cadence高速电路板设计与仿真>>

13位ISBN编号:9787121024511

10位ISBN编号:7121024519

出版时间:2006-4

出版时间:第1版 (2006年4月1日)

作者:周润景

页数:715

字数:1171000

版权说明:本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com

<<Cadence高速电路板设计与仿真>>

内容概要

本书以Cadence公司最新推出的SPB15.5版本为基础,以实际PCB板设计流程为例子,详尽讲解Cadence公司的PCB工具使用方法,包括用Capture完成原理图设计、原理图符号的制作、PCB板元件的封装设计、板框设定、元件的布局、PCB板的布线、基于SpecctraQuest的高速电路仿真及文档的输出。本书对SPB15.5版本的新功能做了详尽讲解,特别增加了高速PCB的设计部分。通过本书的学习,读者可以掌握使用Cadence公司的PCB工具设计高质量的PCB板的方法。本书力求实用、全面、系统,使读者能在较短的时间内全面掌握该设计工具。本书适合于对PCB设计有一定基础的中、高级读者。

可作为电子及相关专业PCB设计培训用书,也可以作为高级电子产品研发人员的技术参考用书。

<<Cadence高速电路板设计与仿真>>

书籍目录

第1章 软件安装及License设置第2章 Capture原理图设计工作平台第3章 制作元件及创建元件库第4章 创建新设计第5章 PCB设计预处理第6章 Allegro的属性设置第7章 建立焊盘第8章 建立元件封装第9章 电路板的建立第10章 设置设计规划第11章 布局第12章 高级布局第13章 铺铜第14章 布线第15章 后处理第16章 加入测试点第17章 电路板加工前的准备工作第18章 ALllegro其他高级功能第19章 高速PCB设计知识第20章 仿真前的准备工作第21章 约束驱动布局第22章 约束驱动布线第23章 后布线DRC分析第24章 差分对设计附录A User Preferences设置附录B DRC错误代码参考文献

<<Cadence高速电路板设计与仿真>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介,请支持正版图书。

更多资源请访问:http://www.tushu007.com