

<<FPGA嵌入式系统设计>>

图书基本信息

书名：<<FPGA嵌入式系统设计>>

13位ISBN编号：9787121050312

10位ISBN编号：7121050315

出版时间：2007-10

出版时间：电子工业

作者：孟宪元

页数：467

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<FPGA嵌入式系统设计>>

内容概要

《FPGA嵌入式系统设计》基于全球最大的可编程器件生产厂商美国Xilinx公司的系列FPGA产品，系统介绍了最新FPGA的内部结构、设计流程和ISE8.1i开发工具；全面介绍了FPGA实现嵌入式系统的基本原理和利用FPGA实现嵌入式系统的设计方法。

在详细介绍硬件描述语言VHDL的基础上，如何利用VHDL语言设计数字系统，通过综合在FPGA上实现所设计系统的功能；利用可执行技术条件基于模型的设计方法，对设计的DSP系统进行建模、仿真和优化，以及通过代码生成，自动转换到硬件实现的过程；利用嵌入式处理器软核构造和裁剪嵌入式系统的设计方法，在单个FPGA芯片上利用软、硬件协同设计的方法，合理地配置资源，实现多处理器的嵌入式系统。

《FPGA嵌入式系统设计》立足于工程实践，结合作者多年嵌入式系统和可编程逻辑器件的开发和教学经验，内容丰富，取材新颖，可为相关专业工程技术人员、研究生在设计和使用嵌入式系统时提供参考，也可作为高等学校电子电气信息类、仪器仪表类、自动化类及其他相关专业高年级本科生的教学参考书。

<<FPGA嵌入式系统设计>>

书籍目录

第1章 FPGA实现嵌入式系统概述 1.1 嵌入式系统概述 1.2 FPGA嵌入式系统的特性第2章 嵌入式系统设计 2.1 数字系统的抽象表示 2.2 系统设计的方法 2.3 基于模型的系统设计方法 2.4 IP核 2.5 电子系统级——ESL设计 2.6 AccelDSP软件工具第3章 VHDL及编程技巧第4章 FPGA的功能块硬核第5章 数字系统设计流程第6章 FPGA DSP嵌入式系统第7章 FPGA DSP嵌入式系统设计 第8章 FPGA嵌入式处理器第9章 FPGA嵌入式微处理器设计附录A sysytem.mhs文件参考文献

<<FPGA嵌入式系统设计>>

编辑推荐

本书基于全球最大的可编程器件生产厂商美国Xilinx公司的系列FPGA产品，系统介绍了最新FPGA的内部结构、设计流程和ISE8.1i开发工具；全面介绍了FPGA实现嵌入式系统的基本原理和利用FPGA实现嵌入式系统的设计方法。

在详细介绍硬件描述语言VHDL的基础上，如何利用VHDL语言设计数字系统，通过综合在FPGA上实现所设计系统的功能；利用可执行技术条件基于模型的设计方法，对设计的DSP系统进行建模、仿真和优化，以及通过代码生成，自动转换到硬件实现的过程；利用嵌入式处理器软核构造和裁剪嵌入式系统的设计方法，在单个FPGA芯片上利用软、硬件协同设计的方法，合理地配置资源，实现多处理器的嵌入式系统。

<<FPGA嵌入式系统设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>