

<<ADI DSP应用技术集锦>>

图书基本信息

书名：<<ADI DSP应用技术集锦>>

13位ISBN编号：9787121092688

10位ISBN编号：7121092689

出版时间：2009-8

出版时间：电子工业出版社

作者：刘书明 编译

页数：391

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<ADI DSP应用技术集锦>>

内容概要

本书从ADI公司的DSP “ Application Notes ” 内选取40篇应用文档，翻译成册。

本书函盖了ADI的3大类处理器（Blackfin，SHARC，Tiger SHARC处理器）系列，但突出了Blackfin处理器的应用。

其中DSP通用文选，3篇；Blackfin处理器应用文选，20篇；SHARC处理器应用文选，11篇；Tiger SHARC处理器应用文选，6篇。

文章中关于软件设计方面的占10篇；DSP应用系统硬件设计的占7篇；DSP应用系统的接口设计占13篇，特定芯片接口设计5篇，其他内容占5篇。

内容选取上包含了DSP应用系统设计中关于系统设计、SDRAM接口、网络接口、UART、SPIO、S/PDIF、Flash接口等硬件课题也包含了动态加载、引导加载、在线Flash编程、FFT定点算法、调试c语言源程序、系统优化技术等软件课题。

本书将是广大工程技术人员、高等学校师生进行DSP应用系统设计的很好的参考书。

<<ADI DSP应用技术集锦>>

书籍目录

第1章 DSP通用文选 JTAG仿真技术参考 用于ADI处理器的SDRAM的选择指南和配置 能实现动态加载的软件模块第2章 Blackfin处理器应用文选 调试Blackfin处理器编译器C源代码
ADSP-BF531/BF532/BF533 Blackfin功耗估计 Blackfin处理器用混合信号前端设备的实时解决方案
ADSP-21365 SHARC的PDAP与ADSP-BF533 Blackfin的EBIU接口 Blackfin处理器用于TFT-LCD控制器
Blackfin处理器用于图像处理的视频架构设计 Blackfin处理器硬件设计注意事项 Blackfin EZ-KIT开发板与CMOS图像传感器接口 PGO Linker-Blackfin处理器的代码布局工具 用Visual DSP++工具处理Blackfin处理器故障 在ADSP BF537上运行两个网络接口 Blackfin处理器的VisualDSP++闪存编程的应用编程接口API ADSP BF561引导加载 Blackfin处理器的系统优化技术 Atmel指纹传感器AT77C1048与Blackfin处理器接口 Blackfin处理器与SDRAM技术 Blackfin处理器ADSP BF52X和ADSP BF54X的主机DMA端口 Blackfin处理器采用外部开关稳压器 SHARC处理器和Blackfin处理器通过SPI的连接 ADSP-BF533/ADSP-BF561 Blackfin处理器与高速并行ADC接口第3章 SHARC处理器应用文选 SHARC处理器ADSP-2126X配置为信号路由器 AD7865并行A/D转换器与ADSP-2136x SHARC处理器的接口设计 对ADSP-2136x和ADSP-21371 SHARC处理器的S/PDIF编程 ADSP-2136x SHARC处理器异步采样率转换器编程 SIMD SHARC处理器的扩展精度定点算法 ADSP-2106x SHARC处理器在线Flash编程 SDRAM存储器与ADSP-21368和ADSP-2137x SHARC处理器接口 第三代SHARC处理器的内核PLL管理 SHARC处理器UART端口控制器的用法 SHARC处理器系统设计和调试 SHARC处理器循环资源管理第4章 tiger SHARC处理器应用文选 ADSP-TS 101S Tiger SHARC片上SDRAM控制器 ADSP-TS20xS Tiger SHARC系统设计准则 为ADSP-TS201 Tiger SHARC处理器编写高效的浮点FFT Tiger SHARC处理器上定点FFT的并行实现 ADSP TS20XS Tiger SHARC处理器的外部总线仲裁 Tiger SHARC处理器电源管理详细指南

<<ADI DSP应用技术集锦>>

章节摘录

第1章 DSP通用文选 JTAG仿真技术参考 David M.Doyle1 引言这篇文档（EE-68位于<http://www.analog.com/ee.notes/>）为ADI公司的处理器设计JTAG仿真器接口提供技术参考。

ADI公司的处理器在本文中均被称为数字信号处理器（DSP）。

要了解IEEE 1149.1（JTAG）标准，请看附录E：Introduction to IEEE Std.1149.1（JTAG）Boundary Scan。ADI设计、制造、销售各种不同类型的JTAG仿真器以供支持嵌入JTAG仿真器接口的ADI DSP使用。

本文介绍的内容仅适用于当前的一系列ADI仿真器。

该产品系列包括：HPPCI、HPUSB和USB仿真器。

本文档以前的版本支持ADI JTAG仿真器的早期产品，例如，Mountain-ICE、Summit-ICE、Trek-ICE、Apex-ICE和EZ-ICE。

有关这篇文档中不支持的JTAG仿真器的技术资料，可以联系ADI的DSP开发工具技术支持网站（processor.tools.support@analog.com），获得旧版本的JTAG仿真器资料。

注意，新的设计不要采用低版本的EE.68做技术参考。

定期到ADI的网站上查找该文档的最新版本。

如果参考旧版本的EE—68所作的设计，在完成JTAG仿真时如果有问题，请将其更新。

<<ADI DSP应用技术集锦>>

编辑推荐

《ADI DSP应用技术集锦》特色：涵盖了ADI的兰大类DSP处理器系列（Blackfin，SHARC.TigerSHARC处理器）突出了Blackfin处理器的各种应用实例涉及DSP应用系统设计中经常遇到又非解决不可的问题

<<ADI DSP应用技术集锦>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>