

<<TMS320C6000系列DSP的CPU>>

图书基本信息

书名：<<TMS320C6000系列DSP的CPU与外设>>

13位ISBN编号：9787302154266

10位ISBN编号：7302154260

出版时间：2007-12

出版时间：清华大学

作者：美国德州仪器公司

页数：512

译者：卞红雨

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<TMS320C6000系列DSP的CPU>>

内容概要

TMS320C6000系列DSP是TI公司推出的一种高性能的数字信号处理器。它的处理内核采用超长指令字结构，一个指令周期最多能并行执行8条指令。片内集成大容量存储器，并采用二级存储器的结构。片上集成了丰富的外围设备接口。

强大的处理能力和丰富的片上资源使TMS320C6000系列DSP在处理性能上高于其他传统DSP。

本书着重介绍了TMS320C6000系列DSP的内部结构和外围设备的开发与使用，具体内容包括：CPU数据通路和控制、TMS320C620x/C670x内部程序和数据存储器、TMS320C621x/C671x/C64x二级内部存储器、直接存储器访问寄存器（DMA）控制器、DMA和CPU数据访问性能、EDMA控制器、主机接口（HPI）、扩展总线、PCI、外部存储器接口、引导模式和配置、多通道缓冲串口、定时器、中断选择器和外部中断、省电逻辑、JTAG仿真设计、通用输入/输出口（I/O）。

本书可供基于TI DSP的程序开发人员、系统设计工程师等参考，也可以作为相关专业本科生和研究生选修课程的参考书。

<<TMS320C6000系列DSP的CPU>>

书籍目录

第0章 引言 0.1 TMS320系列DSP概述 0.2 TMS320C6000系列DSP的应用 0.3 TMS320C6000系列DSP的特点和性能第1章 TMS320C6000系列DSP的CPU数据通路和控制 1.1 C6000系列DSP的基本结构 1.2 CPU通用寄存器组 1.3 数据通路的功能单元 1.4 寄存器交叉通路 1.5 存储器存取通路 1.6 数据地址通路 1.7 TMS320C6000控制寄存器 1.8 TMS320C67x控制寄存器扩展 1.9 TMS320C64x控制寄存器扩展 1.10 TMS320C64x体系结构的扩展第2章 TMS320C620x/C670x内部程序和数据存储器 2.1 程序存储器控制器 2.2 内部程序存储器 2.3 数据存储器控制器 2.4 内部数据存储器 2.5 外围总线第3章 TMS320C621x/C671x/C64x二级内部存储器 3.1 概述 3.2 TMS320C621x/C671x/C64x高速缓存定义 3.3 TMS320C621x/C671x二级存储器 3.4 TMS320C64x二级存储器 3.5 L1P操作 3.6 L1D操作 3.7 L2操作 3.8 应用级优化 3.9 程序级优化 3.10 举例第4章 直接存储器访问寄存器(DMA)控制器第5章 DMA和CPU数据访问性能第6章 EDMA控制器第7章 主机接口(HPI)第8章 扩展总线第9章 PCI第10章 外部存储器接口第11章 引导模式和配置第12章 多通道缓冲串口第13章 定时器第14章 中断选择器和外部中断第15章 省电逻辑第16章 JTAG仿真设计第17章 通用输入/输出(I/O)

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>