

## <<汇编语言程序设计>>

### 图书基本信息

书名：<<汇编语言程序设计>>

13位ISBN编号：9787508434896

10位ISBN编号：7508434897

出版时间：2006-2

出版时间：中国水利水电出版社

作者：相伟

页数：267

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

## <<汇编语言程序设计>>

### 内容概要

本书以目前广泛使用的PC机为平台，详细介绍了宏汇编语言的基本概念、指令系统和程序设计的基本方法。

全书共11章，主要内容包括：微型计算机概述、程序设计基础、顺序程序设计、分支程序设计、循环程序设计、宏功能设计和子程序设计、串操作程序设计、输入输出与中断、文件操作、模块化程序设计、32位CPU指令系统及其编程。

本书融入了作者多年来的教学心得，特别注重阐明宏汇编语言中的基本概念、程序设计的基本思路和方法，在章节安排上，按照快速入门、循序渐进、指令介绍与指令应用紧密结合的原则，使得教材内容易于理解和掌握。

本书可作为高等院校计算机及相关专业汇编语言程序设计教材，也可作为成人高校、高职高专和民办院校计算机及相关专业汇编语言课程的教学参考书，同时还可作为非计算机专业人员学习汇编语言程序设计的自学教材和参考书。

## &lt;&lt;汇编语言程序设计&gt;&gt;

## 书籍目录

序前言第1章 微型计算机概述 本章学习目标 1.1 微型计算机的发展过程与组成结构 1.1.1 微型计算机的发展过程 1.1.2 微型计算机的组成结构 1.2 数据编码与运算 1.2.1 数据编码与运算 1.2.2 带符号数的编码及运算 1.2.3 数的定点表示法和浮点表示法 1.2.4 BCD码和ASCII码 1.3 8086 / 8088CPU 1.3.1 8086 / 8088CPU的内部结构 1.3.2 CPU的内部寄存器 1.4 8086 / 8088CPU的存储器管理 1.4.1 存储器的分段管理 1.4.2 CPU对存储器的寻址 本章小结 习题一第2章 程序设计基础 本章学习目标 2.1 汇编语言源程序结构 2.1.1 汇编语言源程序的结构及分析 2.1.2 机器指令简介 2.1.3 常量、变量、标号及表达式 2.2 寻址方式 2.2.1 立即寻址 2.2.2 寄存器寻址 2.2.3 存储器寻址 2.3 常用伪指令 2.3.1 数据定义伪指令 2.3.2 符号定义伪指令 2.3.3 段定义伪指令 2.3.4 其他常用的伪指令 2.4 I/O功能调用 2.4.1 常用的DOS系统功能调用 2.4.2 常用的ROM BIOS功能调用 本章小结 习题二第3章 顺序程序设计 本章学习目标 3.1 数据传送指令 3.1.1 通用数据传送指令 3.1.2 地址传送指令 3.2 算术运算指令 3.2.1 加法类指令 3.2.2 减法类指令 3.2.3 乘法指令 3.2.4 除法指令 3.2.5 符号扩展指令 3.3 位操作指令 3.3.1 逻辑运算指令 3.3.2 移位指令 3.4 处理机控制指令 3.5 顺序程序设计方法 本章小结 习题三第4章 分支程序设计 本章学习目标 4.1 转移地址的寻址方式 4.1.1 段内寻址 4.1.2 段间寻址 4.2 无条件转移指令 4.2.1 段内无条件转移 4.2.2 段间无条件转移 4.3 条件转移指令 4.3.1 简单条件转移指令 4.3.2 无符号数条件转移指令 4.3.3 带符号数条件转移指令 4.4 分支程序设计方法 4.4.1 二分支程序设计 4.4.2 多分支程序设计 本章小结 习题四第5章 循环程序设计 第6章 宏功能设计和子程序设计第7章 串操作程序设计第8章 输入输出与中断第9章 磁盘文件操作第10章 模块化程序设计第11章 32位CPU指令系统及其编程附录A ASCII码表附录B DEBUG命令表参考文献

<<汇编语言程序设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>