

<<数字电路逻辑设计>>

图书基本信息

书名：<<数字电路逻辑设计>>

13位ISBN编号：9787508490670

10位ISBN编号：7508490673

出版时间：2011-10

出版时间：水利水电出版社

作者：郭维林，边文思 主编

页数：174

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路逻辑设计>>

内容概要

本书是与高等教育出版社出版、王毓银主编的《数字电路逻辑设计(脉冲与数字电路第三版)》一书配套的同步辅导和习题解答辅导书。

本书共八章，分别介绍绪论、逻辑函数及其简化、集成逻辑门、组合逻辑电路、集成触发器、时序逻辑电路、半导体存储器、可编程逻辑器件及其应用。

本书按教材内容安排全书结构，各章均包括知识点精析、课后习题全解两部分内容。

全书按教材内容，针对各章节习题给出详细解答，思路清晰，逻辑性强，循序渐进地帮助读者分析并解决问题，内容详尽，简明易懂。

本书可作为高等院校学生学习《数字电路逻辑设计(脉冲与数字电路第三版)》课程的辅导教材，也可作为考研人员复习备考的辅导教材，同时可供教师备课命题作为参考资料。

<<数字电路逻辑设计>>

书籍目录

第一章 绪论

知识点精析

课后习题全解

第二章 逻辑函数及其简化

知识点精析

课后习题全解

第三章 集成逻辑门

知识点精析

课后习题全解

第四章 组合逻辑电路

知识点精析

课后习题全解

第五章 集成触发器

知识点精析

课后习题全解

第六章 时序逻辑电路

知识点精析

课后习题全解

第七章 半导体存储器

知识点精析

课后习题全解

第八章 可编程逻辑器件及其应用

知识点精析

课后习题全解

<<数字电路逻辑设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>