

<<数字电路与FPGA设计实验教程>>

图书基本信息

书名：<<数字电路与FPGA设计实验教程>>

13位ISBN编号：9787560629414

10位ISBN编号：7560629415

出版时间：2012-11

出版时间：西安电子科技大学出版社

作者：徐少莹

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<数字电路与FPGA设计实验教程>>

内容概要

徐少莹编著的《数字电路与FPGA设计实验教程》是国家级电工电子实验示范中心规划教材。全书共6章：第1章介绍了数字电路设计方法与实验方法；第2章介绍了常用计算机EDA软件；第3章介绍了数字电路的VHDL描述方法；第4章介绍了数字电路常用实验仪器；第5章是数字电路基础实验；第6章是数字电路的FPGA设计实例。

《数字电路与FPGA设计实验教程》内容丰富，编排合理，可作为通信工程、电子信息工程、自动控制、电子科学与技术、电气信息工程、微电子学等专业本科生、专科生的数字电路和数字电路EDA课程的实验教材以及课程设计的参考书，也可供工程技术人员参考。

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>