

图书基本信息

书名：<<现代数字电路设计学习指导与题解>>

13位ISBN编号：9787560944050

10位ISBN编号：7560944051

出版时间：2008-3

出版时间：华中科技大学出版社

作者：朱红卫，曹汉房 著

页数：295

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

内容概要

《现代数字电路设计学习指导与题解：高教版现代数字电路设计》是为配合蓝江桥、曹汉房主编的普通高等教育“十一五”国家级规划教材《现代数字电路设计》（高等教育出版社出版）而编写的教学辅导用书。

对教材各章内容进行了系统总结：指出教学中的重点与难点内容；对典型例题和一些考研试题进行范例性的解析（如题意分析、提示、点评、谬误分析等）；对各章习题给出详尽解答。

《现代数字电路设计学习指导与题解：高教版现代数字电路设计》可帮助学习本课程的大学生和硕士研究生的考生，巩固和加强对基本内容、基本方法和基本逻辑技巧的理解与应用，建立清晰的解题思路，提高解题的能力、效率与技巧。

《现代数字电路设计学习指导与题解：高教版现代数字电路设计》附录中选编了部分院校近几年（2005—2006）的考研试卷。

除图号、表号统一编序外，均保留原卷风貌。

其中，部分有代表性的题型在相应章节中作出了详尽解析。

书籍目录

第1章 数字逻辑基础1.1 重点与难点一、数制及数制转换方法二、编码三、代数法化简逻辑函数四、卡诺图化简逻辑函数1.2 例题解析1.3 习题全解第2章 集成逻辑门2.1 重点与难点一、集成逻辑门的特点与应用二、TTL门的输入和输出结构三、CMOS门的输入和输出结构及应用要求四、门电路的性能指标五、用门电路实现逻辑函数2.2 例题解析2.3 习题全解第3章 组合电路设计原理3.1 重点与难点一、SSI组合逻辑电路分析二、SSI组合逻辑电路设计三、组合逻辑电路的冒险现象四、VHDL语言3.2 例题解析3.3 习题全解第4章 组合电路设计练习4.1 重点与难点一、实际工程设计中应注意的问题二、常用MSI组合逻辑模块三、组合SPLD4.2 例题解析4.3 习题全解第5章 组合电路设计实例5.1 重点与难点5.2 习题全解第6章 时序电路设计原理6.1 重点与难点一、触发器二、时序逻辑电路三、VHDL时序逻辑电路设计6.2 例题解析6.3 习题全解第7章 时序电路设计练习7.1 重点与难点一、常用时序功能模块二、序列信号发生器三、传统时序PLD7.2 例题解析7.3 习题全解第8章 时序电路设计实例8.1 重点与难点8.2 习题全解第9章 存储器、CPLD和FPGA9.1 重点与难点一、存储器的功能、分类、特点、性能指标及应用二、存储器容量的扩展方法三、快闪存储器和双端口随机存储器四、可编程逻辑器件9.2 例题解析9.3 习题全解第10章 数模与模数转换器及脉冲单元电路10.1 重点与难点一、数模转换器(DAC)二、模数转换器(ADC)三、脉冲单元电路10.2 例题解析10.3 习题全解附录 部分重点大学硕士研究生入学考试试卷参考文献

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>