

<<电子技术实验教程>>

图书基本信息

书名：<<电子技术实验教程>>

13位ISBN编号：9787561528891

10位ISBN编号：7561528892

出版时间：2010-5

出版单位：厦门大学

作者：刘舜奎

页数：221

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<电子技术实验教程>>

内容概要

实验是自然科学的基础，是一切科学创造的源泉。

学生在本科阶段存在课程多，学时少，实验、实践锻炼的机会更少的问题。

一方面由于扩招引起的指导教师、实验资源不足；另一方面也缺少一批实用、高效的实验教材。

本书的作者都是担任相关课程的老师或实验指导老师，该书是在相关课程经过多年实验使用的实验讲义的基础上编制而成，收集了较多不同难度的实验项目，供实验课进择。

<<电子技术实验教程>>

书籍目录

模拟电路部分 实验教学的基本要求 实验一 电压源与电压测量仪器 实验二 电路元件的认识和测量 实验三 示波器的应用——信号测量 实验四 单级放大电路 实验五 场效应管放大器 实验六 两级负反馈放大器 实验七 差动放大器 实验八 集成运算放大器的运用——运算器 实验九 集成运算放大器组成的RC文氏电桥振荡器 实验十 集成运算放大器构成的电压比较器 实验十一 整流滤波电路和集成稳压器 实验十二 晶体管直流稳压电源的安装与调试 实验十三 OTL功率放大器安装和调试 Electronics Workbench EDA (电子工作平台)简介 实验十四 单级低频放大电路的设计调试 实验十五 多级放大器设计 实验十六 运算放大器的设计 实验十七 低频功率放大器的设计 实验十八 晶体管稳压电源设计

数字电路部分 数字电路实验须知 实验一 数字电路 实验基础 实验二 TTL与非门电路参数测试 实验三 CMOS门电路测试及TTL与CMOS接口设计 实验四 基本逻辑门的研究 实验五 编码译码及显示 实验六 组合逻辑电路的分析和设计(一) 实验七 组合逻辑电路的分析和设计(二) 实验八 组合逻辑电路的竞争—冒险 实验九 触发器的工作特性 实验十 Moore型同步时序逻辑电路的分析和设计 实验十一 Mealy型同步时序逻辑电路的分析和设计 实验十二 同步时序逻辑电路设计 实验十三 异步时序逻辑电路的分析设计及编程 实验十四 时序逻辑电路设计 实验十五 集成二-五-十计数器应用 实验十六 (N-1/2)分频器 实验十七 m脉冲发生器 实验十八 移位寄存器及其应用 实验十九 算术逻辑单元和累加器 实验二十 时基555和可再触发的单稳态触发器 实验二十一 施密特触发器及其应用 实验二十二 TTL与非门构成的单稳态触发器和多谐振荡器 实验二十三 锯齿波发生器 实验二十四 ROM、RAM 实验二十五 数/模(D/A)和模/数(A/D)转换器 实验二十六 简易数字钟设计附录 集成电路管脚图

<<电子技术实验教程>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>