

<<现代数字系统实验及设计>>

图书基本信息

书名：<<现代数字系统实验及设计>>

13位ISBN编号：9787562435105

10位ISBN编号：7562435103

出版时间：2005-10

出版时间：重庆大学出版社

作者：何伟

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<现代数字系统实验及设计>>

内容概要

本书共分四篇，第1篇介绍数字系统的设计方法、MAX+plus 使用向导、Quartus 使用向导。本篇是学习后续内容的基础，其中MAX+plus 是数字电路实验及设计的仿真、设计与实现工具，Quartus 是EDA技术实验及设计的仿真、设计与实现工具。

第2篇主要介绍数字电路课程的实践环节，包括数字电路基础实验、基于EDA系统的数字电路实验、综合性数字电路设计课题。

第3篇主要介绍EDA技术课程的实践环节，包括EDA技术基础实验、综合性EDA技术设计课题。

第4篇介绍实验器件与实验系统基础知识。

本书内容丰富，循序渐进，实践性强，取材新颖，可供高等院校电子信息类、电气信息类各专业的本科生或研究生使用，特别适合数字电路类、EDA技术类课程的实践与设计教材或参考资料，也可作为一般电子电路设计的工程技术人员自学参考书。

<<现代数字系统实验及设计>>

书籍目录

第1篇 数字系统与设计工具 第1章 数字系统设计 1.1 数字系统的基本结构 1.2 数字系统的设计方法 1.3 数字系统的设计准则 1.4 数字系统的设计步骤 1.5 EDA工程设计流程 第2章 MAX+plus 使用向导 2.1 MAX+plus 开发系统简介 2.2 MAX+plus 开发系统设计入门 2.3 MAX+plus 系统设计技巧 第3章 Quartus 使用向导 3.1 Quartus 开发软件简介 3.2 Quartus 软件的设计过程 3.3 设计项目编译综合 3.4 SignalTap 嵌入式逻辑分析仪的使用第2篇 数字电路实验及设计 第4章 数字电路基础实验 4.1 集成逻辑门的测试与使用 4.2 集电极开路(OC)门与三态门 4.3 组合逻辑电路设计与分析 4.4 MSI译码器及其应用 4.5 MSI数据选择器及其应用 4.6 MSI半加器、全加器及其应用 4.7 集成触发器及其应用 4.8 MSI移位寄存器及其应用 4.9 MSI计数器及其应用 4.10 555定时器实验 4.11 脉冲信号的产生与整形 4.12 MSI时序电路的设计与分析 4.13 D/A转换实验 4.14 A/D转换实验 4.15 模拟汽车尾灯 4.16 梯形波产生电路 4.17 输血规则 4.18 步进电机 4.19 数字钟及定时打铃 4.20 篮球记分牌 4.21 转速表 4.22 列车时刻滚动显示 4.23 邮件分拣 第5章 基于EDA系统的数字电路实验 5.1 MAX+plus 仿真软件的熟悉和应用 5.2 译码器及编码器实验 5.3 数值比较器和数据选择器应用实验 5.4 奇偶效验电路74LS280应用实验 5.5 主从JK触发器结构及一次性翻转实验 5.6 程控计数分频器实验 第6章 综合性数字电路设计课题 6.1 计数式数字频率计 6.2 交通信号灯自动控制器 6.3 电子秒表 6.4 彩灯控制器第3篇 EDA技术实验及设计 第7章 EDA技术基础实验 7.1 简单组合逻辑设计 7.2 编、译码器与选择器设计 7.3 包集合、过程调用及函数使用 7.4 触发器、寄存器设计 7.5 6位七段LED动态显示设计 7.6 键盘扫描电路设计 7.7 序列检测器设计 7.8 8位乘法器设计 7.9 小数分频器设计 7.10 嵌入式逻辑分析仪应用实验 7.11 DDS设计 第8章 综合性EDA技术设计课题 8.1 12/24小时数字钟VHDL设计 8.2 数字频率计VHDL设计 8.3 乐曲播放电路设计 8.4 电子琴设计 8.5 异步串行接口电路及通信系统设计 8.6 自主设计课题第4篇 实验器件与实验系统 第9章 实验器件与实验系统基础知识 9.1 数字逻辑实验箱介绍 9.2 数字逻辑常用芯片引脚及功能介绍 9.3 AEDK-EDA 实验系统介绍 9.4 CPLD与FPGA器件参考文献

<<现代数字系统实验及设计>>

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>