

<<模拟电子技术实验与课程设计指导>>

图书基本信息

书名：<<模拟电子技术实验与课程设计指导>>

13位ISBN编号：9787564109578

10位ISBN编号：7564109572

出版时间：2007-10

出版时间：东南大学

作者：许小军 编

页数：180

字数：636000

版权说明：本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问：<http://www.tushu007.com>

<<模拟电子技术实验与课程设计指导>>

内容概要

本书在总结数字逻辑实验与课程设计方面的教学经验基础之上，阐述了常用的基于SSI通用集成芯片进行数字逻辑系统设计的传统方式，以及基于可编程逻辑器件（CPLD/FPGA）的EDA现代数字逻辑系统的设计方法。

深入浅出地介绍了传统数字逻辑系统的设计实例，典型的EDA技术开发工具（Max+plus 、Quartus）及其设计实例。

本书的特色形成数字逻辑系统的系列设计方法。

同时实验与课程设计的要求按验证、综合、创新不同层次设立，使读者可由浅至深地掌握不同的数字逻辑系统的设计方法。

本书可作为工科专业电子技术基础课程的实验数学指导用书，也可供相关工程技术人员作参考。

<<模拟电子技术实验与课程设计指导>>

书籍目录

1 常用电子仪器	1.1 面板上控制键的名称及功能说明	1.1.1 面板上控制键的名称及功能说明
1.1.2 使用说明	1.2 SGL641A型函数信号发生器	1.2.1 主要性能
1.2.2 面板上按键、旋钮的名称及功能说明	1.2.3 使用说明	1.3 DT98型数字万用表
1.3.1 主要性能	1.3.2 案例事项	1.3.3 使用说明
1.4 数字电路实验箱	1.4.1 实验箱的结构	1.4.2 使用说明
1.4.3 实验注意事项	2 数字逻辑电路实验	2.1 基本实验
2.1.1 门电路逻辑功能测试	2.1.2 触发器及其应用	2.2 设计型实验
2.2.1 1位大小比较器、全加器的设计	2.2.2 数据选择器、译码器的应用	2.2.3 集成计数器的设计
2.3 综合应用型实验	2.3.1 计数、译码和显示电路	2.3.2 移位寄存器及其应用
2.3.3 555集成定时器及应用	2.3.4 数模(D/A)和模数(A/D)转换器及其应用	3 EWB——电子电路设计仿真
3.1 概述	3.1.1 EWB特点	3.1.2 系统要求及EWB软件的安装
3.2 EWB的基本界面	3.2.1 EWB的主窗口	3.2.2 EWB的工具栏
3.2.3 EWB的元器件库	3.3 EWB的基本操作方法	3.3.1 EWB电路的创建与运行
3.3.2 EWB的基本操作方法	3.3.3 EWB软件自配仪表的使用	3.3.4 帮助功能的应用
4 数字逻辑的(EWB仿真)实验	4.1 基础型实验	4.1.1 门电路的性能测试
4.1.2 组合逻辑电路逻辑的功能测试	4.1.3 触发器的组成及集成触发器的性能测试	4.1.4 典型时序逻辑电路的性能测试
4.1.5 波形产生和整形电路的应用	4.1.6 A/D和D/A转换器的应用	4.2 设计型实验
4.2.1 组合逻辑电路的设计	4.2.2 时序逻辑电路的设计	4.3 综合型实验
4.3.1 计数、译码、显示电路	4.3.2 汽车尾灯显示电路	4.3.3 竞赛抢答器电路
5 现代数字逻辑系统的设计方法	5.1 可编程逻辑器件简介	5.2 CPLD/FPGA开发环境之一——Max+plus
5.2.1 Max+plus 概述	5.2.2 Max+plus 的安装、设置	5.2.3 Max+plus 的license设置
5.2.4 Max+plus 的设计流程	5.2.5 图形输入法的设计过程	5.2.6 项目编译
5.2.7 项目校验	5.2.8 器件编程	5.2.9 器件编程/配置
6 数字电路课程设计任务附录参考文献		

版权说明

本站所提供下载的PDF图书仅提供预览和简介，请支持正版图书。

更多资源请访问:<http://www.tushu007.com>